

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-102991
 (43)Date of publication of application : 15.04.1997

(51)Int.Cl. H04Q 11/04
 H04B 10/02
 H04J 3/00
 H04L 7/00
 H04Q 11/00

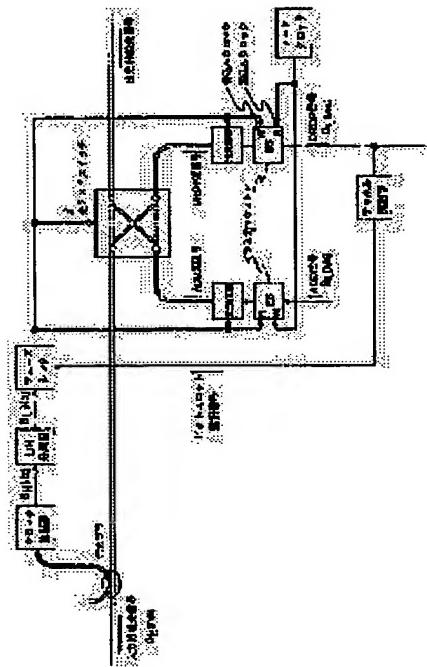
(21)Application number : 07-258700 (71)Applicant : NEC CORP
 (22)Date of filing : 05.10.1995 (72)Inventor : YANO TAKASHI

(54) ADD/DROP METHOD AND SYNCHRONIZING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an ADD/DROP method using optical 2 × 2 switch for switching the route of a time division multiplex signal and a network composed of nodes.

SOLUTION: Concerning the configuration of one node connected to a trunk loop network, a transmitted trunk optical signal and signal light transmitted from the present node are respectively inputted to two input ports of the optical 2 × 2 switch. A trunk optical signal to be transmitted to the next node and received signal light addressed to the present node are respectively outputted from two output ports. The ADD/DROP is provided in extremely a simple configuration by switch timing synchronized with a clock reproduced from a transmission line.



LEGAL STATUS

[Date of request for examination] 05.10.1995

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3019756

[Date of registration] 07.01.2000

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

BEST AVAILABLE COPY

THIS PAGE BLANK (USPTO)

(10)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平9-102991

(43)公開日 平成9年(1997)4月15日

(51)Int.C1. ^e	識別記号	庁内整理番号	F I	技術表示箇所
H 0 4 Q	11/04		H 0 4 Q	11/04
H 0 4 B	10/02		H 0 4 J	3/00
H 0 4 J	3/00		H 0 4 L	7/00
H 0 4 L	7/00		H 0 4 Q	11/00
H 0 4 Q	11/00		H 0 4 B	9/00
審査請求	有	請求項の数4	OL	(全13頁)

(21)出願番号 特願平7-258700

(22)出願日 平成7年(1995)10月5日

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72)発明者 矢野 隆

東京都港区芝五丁目7番1号 日本電気株式会社内

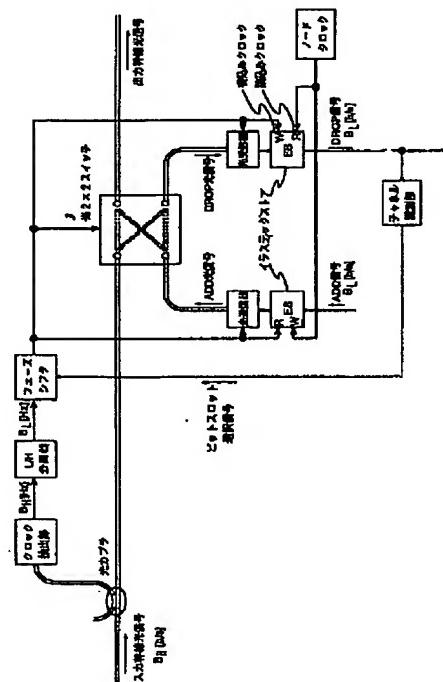
(74)代理人 弁理士 京本 直樹 (外2名)

(54)【発明の名称】ADD/DROP方法と同期方法

(57)【要約】

【目的】時分割多重信号の進路を切換える光 2×2 スイッチを用いたADD/DROP方法と、そのノードから構成されるネットワークを実現する。

【構成】この図では、幹線ループ網に接続された1つのノードの構成を表している。光 2×2 スイッチの2つの入力ポートには、それぞれ、伝送されてきた幹線光信号と、自ノードからの送信信号光が入力され、2つの出力ポートからは、それぞれ、次のノードに伝送する幹線光信号と、自ノードへの受信信号光が出力される。伝送路から再生したクロックに同期したスイッチタイミングにより、ADD/DROPが極めて簡易な構成で実現される。



【特許請求の範囲】

【請求項 1】時分割多重方式で光信号を送受しているネットワークノードにおいて、

光信号の2入力2出力スイッチ（以下光 2×2 スイッチ）を備え、

該光 2×2 スイッチの2つの入力ポートには、それぞれ、伝送されてきた幹線光信号と、自ノードからの送信光信号すなわちADD光信号が入力されるように接続され、

該光 2×2 スイッチの2つの出力ポートには、それぞれ、次のノードに伝送する幹線光信号と、自ノードへの受信光信号すなわちDROP光信号が出力されるように接続され、

該光スイッチに入力される該幹線光信号と該ADD光信号の間のタイミングおよび該光スイッチの切換え動作のタイミングが、該幹線光信号の所望の部分に所望の該ADD光信号がADDされるように調整され、また、該光スイッチの切換え動作のタイミングが、該幹線光信号の所望の部分から該DROP光信号がDROPされるように調整され、

必要に応じて該ADD処理と該DROP処理が同時に行われることを特徴とするADD/DROP方法。

【請求項 2】前記光 2×2 スイッチが、光信号で制御されることを特徴とする請求項1記載のADD/DROP方法。

【請求項 3】前記光 2×2 スイッチが、電気信号で制御されることを特徴とする請求項1記載のADD/DROP方法。

【請求項 4】複数のノードと、該ノード間を相互接続する少なくとも1本の光ファイバ伝送路とからなる光ネットワークにおいて、

ノードは、伝送路信号のクロックを供給する1つの親ノードと、それ以外の複数の子ノードからなり、

該子ノードは、ADD/DROP機能と、ADD信号とDROP信号のそれぞれの容量に相当する容量のイラステイック・ストア・バッファをそれぞれ備えることを特徴とし、

該イラステイック・ストア・バッファは、書き込みと読みだしの動作を別々のクロックに基づいて行うことができるものであり、

ADD信号の伝送路クロックに対する位相ゆらぎは、該ADD信号を該ADD信号用バッファに該子ノードのクロックに同期して書き込み、伝送路のクロックに同期して読み出すことにより吸収され、

DROP信号の該子ノードクロックに対する位相ゆらぎは、該DROP信号を該DROP信号用バッファに伝送路のクロックに同期して書き込み、該子ノードのクロックに同期して読み出すことにより、吸収されることを特徴とする同期方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、時分割多重信号の進路を超高速で切換える、光 2×2 スイッチを用いた時分割多重通信ノードと、そのノードから構成されるネットワークに関する。

【0002】

【従来の技術】

<ADD/DROP機能とループネットワーク>互いに通信しあっているノードで構成される網において、各ノードではそこを通過する伝送信号から自分のノード宛ての情報を取り出したり(DROP)、新たに情報を付け加えたり(ADD)するスイッチ操作が行なわれる。この操作をADD/DROP機能と呼ぶ。この機能を持ったノードを複数、ループ状に接続し、さらに階層化した構成のネットワークが、今日一般に用いられている。

【0003】<光信号領域でのADD/DROP機能の必要性>ADD/DROPはノードの核心的な機能である。近年、光伝送リンクの容量が高まったため、この機能を提供する電気回路の規模が飛躍的に増大して実現が難しくなり、またコストが上昇する問題が顕在化している。

【0004】この解決策の1つに、信号に対するスイッチ操作を光信号レベルと電気信号レベルの2層に分ける方法がある。光ファイバ中に通っている大容量の回線の中から、そのノードでアクセスしたい信号を含む信号の束を光信号領域で取り出し、それのみを電気信号に変換して信号処理し、再び光信号に変換し、先程の残りの光信号と合わせて、光ファイバ伝送路に送出する。これにより、電気回路による信号処理の負担を低減できる。

【0005】このように光信号領域でスイッチ操作する具体的な手段として、現在までに、波長多重信号空間や光時分割多重信号空間のスイッチが提案され、実験報告もなされている。この動作原理は、従来より広く用いられている電気回路による周波数多重信号空間や時分割多重信号空間のスイッチ操作と同じものである。

【0006】<光 2×2 スイッチ>本発明は、時分割多重信号空間におけるスイッチ操作に関わるものであるので、次に、その中核をなす光スイッチについて説明する。

【0007】 2×2 スイッチとは、図9-A, Bにあるように、2つの入力と2つの出力を備え、外部からの制御信号に応じてクロス(cross)とバー(bar)の状態を切換えるスイッチである。この代表的な構成は二光束干渉計である。その動作を図10で説明する。干渉計の一方の腕に位相変調器を備え、制御信号の有無により干渉フリンジ(fringe)の明暗を制御するものである。干渉を利用する方式では、原理的に2つの入力ポートと2つの出力ポートが備わっている。

【0008】<光 2×2 スイッチの代表的な具体例>現在一般に入手可能な光 2×2 スイッチの代表的なものに

LiNbO_3 導波路干渉計型スイッチがある。その典型的な構成はマッハーツエンダー (Mach-Zehnder) 干渉計であり、位相変調には Pockels 効果（印加電圧に応じて屈折率が変化する現象）を用いる。このタイプの光スイッチでは、光信号の進路を制御する信号が電気信号であることから、これを“電気／光スイッチ”と表記する。

【0009】一方、光制御信号による光信号のスイッチングを可能とした“光／光スイッチ”が、近年活発に提案・研究されている。その代表的なものは電気／光スイッチと同様に干渉を利用し、Pockels 効果の代わりに Kerr 効果（光強度に応じて屈折率が変わる現象）を用いて位相変調を行いスイッチ動作するもので、超高速な光多重信号の分離装置 (Demultiplexer) としての応用が活発に研究されている。

【0010】光時分割多重空間でのスイッチ操作のためには、高速に動作する光スイッチが必要である。光信号によって制御されるスイッチは、主に次の 2 つの理由により、電気信号によるものに比べて高速動作し得る。1 つの理由は、Kerr 効果などの光非線形現象の中には、その応答時定数が、電子回路素子に比べ、非常に高速なものがあるという点、もう 1 つは、光ファイバ信号線路の持つ広帯域性により、超短パルスの生成・利用が可能な点である。

【0011】<光時分割多重分離方式の ADD/DROP 機能への適用>光スイッチを用いて時分割多重光信号を光信号のまま進路切り換えする、ADD/DROP 機能の実験報告がいくつかなされている。

【0012】例えば、1993年9月に開催された第 19 回光通信に関するヨーロッパ会議 (19th European Conference on Optical Communication) のプロシーディング (proceedings) 第 2 卷 281-284 頁 (Vol. 2, pp 281-284) に掲載されている、D. M. Patrick らによる「非線形光ループミラーを用いた、ビットレート可変の全光多重分離 (Bit-Rate Flexible All-Optical De-Multiplexing using a Nonlinear Optical Loop Mirror)」なる報告や、A. D. Ellis らによる「電気／光スイッチを用いた、3 ノード構成、40Gb/s OTDM 網の実験 (Three-node 40Gb/s OTDM network experiment using electro-optic switches)」なるエレクトロニクスレターズ掲載の報告 (electronics letters, vol. 30, No. 16, 1994, pp 1333-1334) がある。

【0013】これらの構成図を、図 11 A, 図 11 B に示す。これら 2 つの報告の構成上の違いは、図 11 A では、受信信号を DROP し、空いた部分に送信信号を ADD しているのに対し、図 11 B では、受信信号光を 2 つに分け、各々の信号に対して DROP と ADD を独立に行なっており、ADD のためにさらに消去の機能が必要となっている。また、光スイッチについては、図 11

A は光／光スイッチを、図 11 B は電気／光スイッチを用いている。ちなみにどちらも光の 2×2 スイッチは用いていない。

【0014】<網同期>ノードにおいて時分割多重スイッチ操作によって ADD/DROP 处理を行うためには、進路切り換えする複数の信号間のタイミングが揃っている必要がある。つまり互いに交信し合うノード間の同期が必要である。これを網同期と呼ぶ。一般に各々のノードは正確なクロックを備えており、その周波数が大きくずれることはないものの、信号が伝送路を伝わる間の、振動、温度変化などの影響によって、位相レベルでのゆらぎは必ず発生する。したがって位相調整が不可欠である。

【0015】この位相調整手段として、現在は、半導体メモリを中核とするバッファが用いられている。このバッファメモリはイラスティックストア (Elastic Store) と呼ばれる特殊なもので、書き込み動作と読みだし動作を別々のクロックで動作させることができる。図 12 に示すように伝送路のクロックに同期して書き込み、ノードのクロックに同期して読み出すことにより、位相ゆらぎをバッファすることができる。逆にノードのクロックに同期した信号を伝送路クロックに載せ代えることもできる。

【0016】

【発明が解決しようとする課題】

<請求項 1, 2, 3 の発明：従来の ADD/DROP 機能の課題> 従来の方法には次に挙げるような欠点がある。

【0017】第 1 に、以下に挙げるタイミング調整の困難さがある。

【0018】ADD/DROP するためには、所望の部分のパルスを DROP するタイミング調整と、所望の部分にパルスを ADD するタイミング調整をする必要がある。A. D. Ellis らの報告では、さらに消去のためのタイミング調整も必要となっている。これらのタイミング調整精度は、高ビットレート (bit rate) になるほど厳しくなることは明らかである。従来技術で挙げた実験報告においては、これに対する方策は何ら施されておらず、実用化への課題となっている。

【0019】第 2 に、ADD するパルスの波形は、ADD 先のデータ信号のパルス波形と同一でなければならぬことがある。時分割多重方式では、高ビットレートになるほどパルス幅を細くする必要がある。しかし通常 ADD 信号のビットレートは、ADD 先の信号のビットレートよりも低い。その結果、ADD する信号のパルス幅は、そのビットレートに相当するパルス幅よりも細くしなければならない。

【0020】例えば、前述の報告では、ビットレートは、ADD 先の信号が $40 \text{ G} [\text{b/s}]$ 、ADD 信号が $10 \text{ G} [\text{b/s}]$ であり、各々のパルス幅は約 $10 [\mu\text{s}]$

s] である。したがって、ADD信号には、一般的な 1 0 G [b/s] 光送信器が送出する、最小パルス幅約 1 0 0 [ps] のNRZ符号 (NRZ: Non Return to Zero) の光信号は用いることができず、パルス幅約 1 0 [ps] のRZ符号 (RZ: Return to Zero) を送出する、特別な 1 0 G [b/s] 光送信器が必要である。このように本方式では特殊な光送信器を必要とする欠点がある。

【0021】第3に、部品点数が多いため高コストとなり、構成が複雑で調整箇所が多いため、動作の安定性維持が困難である。

【0022】本発明は、上記のような従来技術の欠点を克服したADD/DROP方法を提供することを目的とする。

【0023】<請求項4の発明：従来の網同期の課題>近年の光通信の速度向上は著しいが、一方、半導体メモリの動作速度はほとんど向上していない。そのため、光伝送する超高速信号の位相同期操作は、多数の低速信号に分けた後に、並列処理されている。

【0024】具体的な例を挙げると、現在商用に 1 0 G [b/s] の速度の幹線系通信路が導入されようとしているが、イラスティック ストア バッファの動作速度は最高 5 0 M [b/s] 程度のため、最低約 2 0 0 本の低速信号に分離して並列に処理している。大きな位相ゆらぎにも耐えるためには、大容量のメモリが必要となり、コストも非常に高くなっている。（「SDH伝送方式」，128頁，島田禎智監修，オーム社，1993）。

【0025】ところで、高速な伝送信号を多数の低速な信号に分離しても、ADD/DROP処理の対象になるのは、一般的には全体のほんの一部であり、信号の大部分は何も処理されずに再び高速信号に多重されて次のノードに送られる。つまり位相調整のためだけに大きなコストが必要とされている。

【0026】

【課題を解決するための手段】本発明のADD/DROP方法は、時分割多重方式で光信号を送受しているネットワークノードにおいて、光信号の2入力2出力スイッチ（以下光 2×2 スイッチ）を備え、該光 2×2 スイッチの2つの入力ポートには、それぞれ、伝送されてきた幹線光信号と、自ノードからの送信光信号すなわち ADD 光信号が入力されるように接続され、該光 2×2 スイッチの2つの出力ポートには、それぞれ、次のノードに伝送する幹線光信号と、自ノードへの受信光信号すなわち DROP 光信号が入力されるように接続され、該光スイッチに入力される該幹線光信号と該 ADD 光信号の間のタイミングおよび該光スイッチの切換え動作のタイミングが、該幹線光信号の所望の部分に所望の該 ADD 光信号が ADD されるように調整され、また、該光スイ

ッチの切換え動作のタイミングが、該幹線光信号の所望の部分から該DROP光信号がDROPされるように調整され、必要に応じて該ADD処理と該DROP処理が同時に行われることを特徴とする。

【0027】前記光 2×2 スイッチが、光信号で制御されることを特徴とする ADD/DROP 方法である。

【0028】前記光 2×2 スイッチが、電気信号で制御されることを特徴とする ADD/DROP 方法である。

【0029】または、本発明は、複数のノードと、該ノード間を相互接続する少なくとも1本の光ファイバ伝送路とからなる光ネットワークにおいて、ノードは、伝送路信号のクロックを供給する1つの親ノードと、それ以外の複数の子ノードからなり、該子ノードは、ADD/DROP機能と、ADD信号とDROP信号のそれぞれの容量に相当する容量のイラスティックストアバッファをそれぞれ備えることを特徴とし、該イラスティックストアバッファは、書き込みと読みだしの動作を別々のクロックに基づいて行うことができるものであり、ADD信号の伝送路クロックに対する位相ゆらぎは、該ADD信号を該ADD信号用バッファに該子ノードのクロックに同期して書き込み、伝送路のクロックに同期して読み出すことにより吸収され、DROP信号の該子ノードクロックに対する位相ゆらぎは、該DROP信号を該DROP信号用バッファに伝送路のクロックに同期して書き込み、該子ノードのクロックに同期して読み出すことにより、吸収されることを特徴とする同期方法である。

【0030】（作用）上述の従来技術の課題は、請求項1または請求項2または請求項3の発明で提供するADD/DROP方法と、その方法を有効に活用するための請求項4の同期法によって克服される。

【0031】<請求項1, 2, 3の発明>本発明を用いた光ADD/DROP方法を説明する。

【0032】基本的な構成を図1に示す。ここでは、ループ伝送路に接続された1つのノードの構成を示している。光 2×2 スイッチの2つの入力ポートには、それぞれ、伝送されてきた幹線光信号と、自ノードからの送信光信号すなわち ADD 光信号が入力され、2つの出力ポートからは、それぞれ、次のノードに伝送する幹線光信号と、自ノードへの受信光信号すなわち DROP 光信号が出力される。幹線光信号と ADD 光信号と光スイッチの動作は同期させている。表1に示すように、スイッチの状態に応じて幹線に向かう信号と自ノードに DROP される信号を切り換える操作を行う。表1のスイッチの論理は逆でも良い。このように本方法によれば ADD/DROP が極めて簡易な構成で実現できる。

【0033】

【表1】

スイッチの状態	幹線に送出される信号	自ノードにDROPされる信号
バー	入力幹線信号	ADD信号（意味無し）
クロス	ADD信号	入力幹線信号

【0034】<請求項4の発明>請求項1または請求項2または請求項3の発明の光ADD/DROP方法を用いてネットワークを構成する場合、位同期の実現方法が問題となる。従来技術の課題でも述べたように、現在は、電気回路による可変長バッファを用いて位相差を吸収している。しかし光信号に対して同様な可変長バッファを構成することは、現在は残念ながら現実的ではない。

【0035】そこで、請求項4の発明である、次のような同期法をとれば、請求項1の発明を有効に活用できるネットワークが構築できる。

【0036】構成を図7に示す。ループ中に1つの親ノードをおき、それがループ伝送路のクロックを発生するマスタークロックを持つ。他の複数の子ノードは、伝送路のクロックに同期してADD/DROPのスイッチ動作を行う。

【0037】子ノード信号処理の一例を図8に示す。光ファイバ伝送路中をB_H [b/s] の光信号が通っている。この光信号は、容量がB_L [b/s] の信号を光信号領域で時分割多重した信号である。図では4つのB_L信号が束ねられてB_H信号となっており、そのうち1つのB_L信号をADD/DROP処理している様子を示している。

【0038】DROPされた1つのB_L信号は、一般的にはさらに複数の容量B_E [b/s] の信号から構成されており、その単位で子ノードのB_E信号とクロスコネクトされたのち、再びB_L信号に多重され、ADDされる。

【0039】ここまで処理は全て伝送路のクロックに同期している。従って、子ノードが持つクロックとの位相差の吸収は、ADD前、DROP後の低速信号に対してのみ行えばよく、従来の方式よりも大幅に規模を低減できるため、従来のイラストラクターストアバッファによって十分実現可能なものとなる。

【0040】

【発明の実施の形態】

【実施例1】

<請求項1、2、3の発明>代表的なサニヤック(Sagnac)干渉計型光/光スイッチである、光ファイバを非線形媒質として用いた非線形光ループミラー(NOLM: Nonlinear Optical Loop Mirror)に対して、本発明を取り入れた実施例を示す。

【0041】(構成)構成を図3に示す。まず、光2×2スイッチから説明する。

【0042】光ファイバ50と3dBカプラ10が光学

的に接続され、サニヤック干渉計の基本を構成している。この光ファイバ50は、石英系の単一モード光ファイバ(長さ: 10 [km], 零分散波長: 1550 [nm], 全損失: 約3dB)であり、サニヤック干渉計を構成する光導波路であると同時に光非線形媒質の役目も兼ねている。

【0043】その中に、サニヤック干渉計の動作に本質的な影響を与えない形で、制御光導入3dBカプラ20が入れられている。信号光は、その分、過剰な損失(3dB)を受けるが、それは、その他の要因による損失と同様の影響しか与えない。

【0044】カプラ10のポート10a, 10bには、進行方向が異なる光を分離するための3dBカプラ31, 41が接続され、さらに入力ポートに戻ろうとする光を遮断するための光アイソレータ311, 312が接続されている。

【0045】次に波長設定について説明する。

【0046】本実施例では、2つの入力信号光どうしの干渉を防ぐため、その波長を異ならせている。結果として、制御光と合わせて、3つの波長の光を利用する。

【0047】入力幹線光信号101は、波長λ₁ = 1553.5 [nm]、パルス幅40 [ps]、ビットレート10G [b/s] のRZ符号の光データ信号である。ADD光信号102は、波長λ₂ = 1552.5 [nm]、ビットレート622M [b/s] のNRZ符号の光データ信号である。制御光120は、波長λ_c = 1547 [nm]、パルス幅40 [ps]、繰り返し周波数622M [Hz] の光クロック信号である。ADD光信号102と制御光120のクロック位相はフェーズシフタを用いて入力幹線光信号101と一致させた。これは同期ではないが、クロック位相の揺らぎが生じない限り、同期状態との違いはない。

【0048】これら3光波の波長設定を図4に示す。

【0049】放物線状の曲線は、光ファイバ50の零分散波長1550 [nm]を基準とした時の各波長での相対的な遅延時間量を表している。相対遅延が少ないほうがスイッチングに要する制御光パワーが少なくてすむため、これら3光波は、相対遅延時間が互いに最も少なくなるようにし、なおかつ光フィルタで分離可能な程度まで離している。

【0050】光フィルタ301, 302は、帯域通過(band pass)特性を持つもので、その帯域幅は約1 [nm]である。図4中に示すように、光フィルタ301は、λ_cを除去し、λ₁とλ₂を通過させる設定、光フィルタ302は、λ_cとλ₂を除去し、λ₁を通過させる設定としている。

【0051】光受信器320は、ピットレート622M [b/s] の光受信器であり、カプラ41から出てくる光を、光フィルタ302でフィルタリング後に得られるDROP光信号112を受信するように接続されている。光受信器320によって、DROP光信号112は、DROP電気信号340に変換される。

【0052】光送信器321は、ADD電気信号341をADD光信号102に変換して送出するピットレート622M [b/s] の光送信器である。

【0053】偏光制御器331, 332, 333は、任意の偏光状態変換が可能な偏光変換器である。

【0054】(動作) 次に動作を、図3の構成図を用いて説明する。

【0055】10G [b/s] の入力幹線光信号101は、アイソレータ311, カプラ31を通って、サニヤック干渉計に入射する。一方、ADD光信号102もアイソレータ312, カプラ41を通って、サニヤック干渉計に入射する。この時、カプラ31, 41のポート31d, 41dからも光信号が出てくるがこれは捨てる。反射などの悪影響を防ぐため、終端している。

【0056】サニヤック干渉計に入射した光は、それぞれカプラ10で2等分され、ループを回り、再度カプラ10に戻って干渉する。制御光120がない時には、それぞれの干渉出力光は入射されたポートに戻る。制御光が位相差 π を生じさせる適切な分量で存在する場合は、それぞれの干渉出力光は入射されたポートとは反対のポートから出力される。

【0057】それら干渉出力光は、必ず λ_c を含み、また制御光の有無により λ_1 または λ_2 を含んでいることになる。それを各々説明していく。

【0058】まず、カプラ31のポート31aから出力される光は、光フィルタ301によって制御光(λ_c)が除去される。その結果、出力幹線光信号111は、制御光が無い時は入力幹線光信号101(λ_1)となり、制御光が有る時にはADD光信号102(λ_2)となる。

【0059】次に、カプラ41のポート41aから出力される光は、光フィルタ301によって制御光(λ_c)とADD光信号102(λ_2)が除去される。その結果、DROP光信号112は、制御光が無い時は何も出力されず、制御光が有る時には入力幹線光信号101(λ_1)となる。

【0060】以上を動作させた所、良好な基本動作を確認できた。

【0061】アイバタンを図5に示す。上から順に、入力幹線光信号101、ADD光信号102、制御光120、出力幹線光信号111、DROP光信号112である。 $B_H = 10G [b/s]$ の入力幹線光信号101の中の、1つの $B_L = 622M [b/s]$ 信号チャネルを、自ノードから送信するADD光信号102に入れ換

えている。この実施例では $B_H / B_L = 16$ であるので16bitおきに入れ替えが行われている。ここでは、8番目のピットスロットをADD/DROPしている。

【0062】本実施例では、光 2×2 スイッチとして、光/光スイッチであるNOLMを用いたが、本発明はこれに限定されるものではなく、他の光 2×2 スイッチを用いても同様の動作が実現できることは明らかである。

【0063】本実施例では、サニヤック干渉計型スイッチを用いたため、ポート10a, 10bで進行方向が異なる光を分離する必要があり3dBカプラ31, 41を接続したが、その代わりに光サーチューレータを用いれば、3dBカプラでの3dBの損失を低減することができる。

【0064】本実施例では、ADD信号をNRZ符号の光信号としたが、これはRZ符号の光信号でも良い。

【0065】2つの信号光がスイッチ入力部のカプラにおいて干渉することによる影響を回避する方法には次のようなものがある。

【0066】1つは、信号光の波長にわずかに差を持たせる方法である。ただし、周波数が極端に離れるとKerr媒質の波長分散による性能低下を生じる怖れがあることから、その差周波数が光検出器の帯域内に入ってしまわない程度の適切な周波数差を選ぶ。本実施例もこの方法を用いている。

【0067】もう1つの方法は、2つの信号光を互いに直交して入力し、制御光を円偏光にし、全ての偏光の信号光に対してスイッチング効率が一定になるようになるものである(特開平4-19717号公報参照)。

【0068】波長を異ならせる方法の場合、ノードに入

20 つてくる光とノードから出していく光の波長が一部異なってしまう。これでは複数の子ノードがある場合、波長設定に困難をきたす可能性がある。これを回避するためにには、図6に示すように、 2×2 スイッチの出力光を波長変換して、完全に元の波長に戻すようにすればよい。例えばM. Schillingらが「光活性を持つ集積化された3ポートマッハ-ツエンダー干渉計を用いた波長変換器(Wavelength converter based on integrated all-active three-port Mach-Zehnder interferometer)」(エレクトロニクスレターズ、electronics letters, vol.30, No.25, 1994, pp2128-2130)で報告している光/光スイッチがこのような用途に適する。

【0069】本実施例においては、幹線光信号のフレーム構成として、最も単純なピット多重を用いたが、本発明はそれに限定されず、他のフレーム構成、例えば、バイト単位、または数バイトの容量のセル単位でもよい。

【0070】本実施例では、幹線伝送路網の形状にループを用いたが、本発明はこれに限定される物ではなく、例えば、バス型の網にも適用可能である。

【0071】

【実施例2】

<請求項4の発明> 1つの親ノードと、複数の請求項1のADD/DROPノード（子ノード）の間を、光ファイバ伝送路で各々結び、図7のようなループネットワークを構成した。幹線光信号のビットレート $B_H = 1.0\text{ G [b/s]}$ 、ADD/DROPするビットレート $B_L = 6.22\text{ M [b/s]}$ とした。送信側の子ノードでは、 6.22 M [b/s] の信号が光ADD/DROP機能によって16bitおきに送出され、受信側の子ノードでは、その信号を光ADD/DROP機能によって16bitおきに受信されている。

【0072】図2に子ノードの詳細な構成を示す。光 2×2 スイッチと光送受信器には、第1の発明の実施例で説明したものを用いた。

【0073】同期は次のようにして実現している。各々の子ノードでは、幹線光信号の一部を分岐し、 1.0 G [Hz] 帯の強度変調信号成分を光検出器で受光し、Q値が約800の電気タンクフィルタを用いて、 1.0 G [Hz] のクロック再生を行い、それを 6.22 M [Hz] まで電気回路で分周している。このクロックを伝送路クロックと呼ぶ。

【0074】送信側の子ノードでは、初めは自ノードのクロックに同期しているADD信号をイラスティックストアを用いて伝送路クロックに載せ代えている。さらに適切なピットスロットにADDするため、フェーズシフタを用いて伝送路クロックに適切な遅延を与えて光 2×2 スイッチを駆動している。

【0075】受信側の子ノードでは、適切なピットスロットをDROPするため、フェーズシフタを用いて伝送路クロックに適切な遅延を与えて光 2×2 スイッチを駆動した。この位相調整により、アクセスするピットスロットが指定される。さらに、初めは伝送路クロックに同期しているDROP信号をイラスティックストアを用いて自ノードのクロックに載せ代えている。

【0076】以上の構成を動作させた所、良好な基本動作を確認できた。図5と同様な動作波形が得られ、光ファイバ伝送路の長さに光可変遅延器を用いて若干変動を与えるも安定に動作し続けた。同期に必要なイラスティックストアの容量は、幹線信号を全て同期処理する場合に比べて $1/16$ と大幅に低減されている。

【0077】動作安定性の確保のため、ループ中に最低1つ、以下のような機能が必要となる。これは本発明だけに当たる制限ではなく、ループネットワークに共通の技術的要件である。

【0078】まず、信号の再生中継器が必要である。これにより、信号がループを何周もする場合でも、信号の劣化による障害を防ぐ。

【0079】また、信号がループを1周するのに要する時間のゆらぎを吸収するバッファが必要である。

【0080】本実施例では、これらの機能を親ノードに持たせ、従来のように電気回路によってバッファを実現

した。

【0081】本発明では媒体アクセス方式について特に言及していないが、これは本発明のスイッチ操作、ならびに網同期方法が、様々な媒体アクセス方式と組み合わせ可能であるからである。媒体アクセス方式は、本発明が提供する技術と密接な関係にあるものの、階層は異なるものである。

【0082】本実施例では、伝送路クロックの再生のために、高速な光検出器と電子回路を使用しており、この動作速度がシステム全体の速度制限になる恐れがある。
10これを回避する方法としては、例えば、特開平6-303216号公報に記載のような、光信号処理を用いたクロック再生方式を用いればよい。

【0083】本実施例では、光 2×2 スイッチとして第1の発明の実施例で説明した光／光スイッチを用いたが、本発明はこれに限定されるものではなく、電気／光スイッチでもよい。

【0084】以上の文中では説明の都合上、親ノードと子ノードとを明確に分けていたが、実際の制約は、ループ中にマスタークロックは1つだけしか存在してはいけない、というだけであり、これが守られる限り、親ノードと子ノードの構成は同一でもよい。このようにすると万一親ノードに障害が生じた場合に、別の子ノードが親ノードとなることができ、ネットワークの復旧が容易となる利点もある。
20

【0085】

【発明の効果】請求項1、2、3の発明の光ADD/DROP機能によれば、ADDとDROPの厳しいタイミング条件が自動的に満たされたため、その実現が容易となる。
30

【0086】ADD信号のパルス幅は、ビットレートに相当するものでよく、またNRZ符号の信号でよいため、一般的な光送信器が使える。

【0087】また、構成がシンプルになるので、動作安定性や信頼性の向上と、コスト低減が期待できる。

【0088】さらに光／光スイッチを用いることによって、電気信号の速度制限が取り払われ、さらなる大容量化が可能となる。

【0089】請求項4の発明の網同期法によれば、超高速大容量な光信号の位相同期を部分的に行うだけでよくなるため、シンプルで低コストな網同期が実現でき、簡単な構成かつ大容量の光ADD/DROP型ネットワークを実現できる。
40

【図面の簡単な説明】

【図1】第1の発明の説明図

【図2】第4の発明の構成図

【図3】第1の発明の実施例の構成図

【図4】第1の発明の実施例の波長設定図

【図5】第1の発明の実施例の動作波形説明図

【図6】第1の発明の実施例の典型的な構成例

【図7】第4の発明の実施例の説明図

【図8】第4の発明の実施例の説明図

【図9】2×2スイッチの説明図。

【図10】干渉計型光スイッチの説明図

【図11】AはADD/DROP機能の第1の従来法の説明図、BはADD/DROP機能の第2の従来法の説明図

【図12】イラスティックストアの動作説明図

【符号の説明】

10, 20, 31, 41 カプラ

50 光ファイバ

101 入力幹線光信号

102 ADD光信号

111 出力幹線光信号

112 D R O P光信号

120 制御光

301, 302 光フィルタ

311, 312 アイソレータ

320 光受信器

321 光送信器

331, 332, 333 偏光制御器

10 340 D R O P電気信号

341 ADD電気信号

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

10

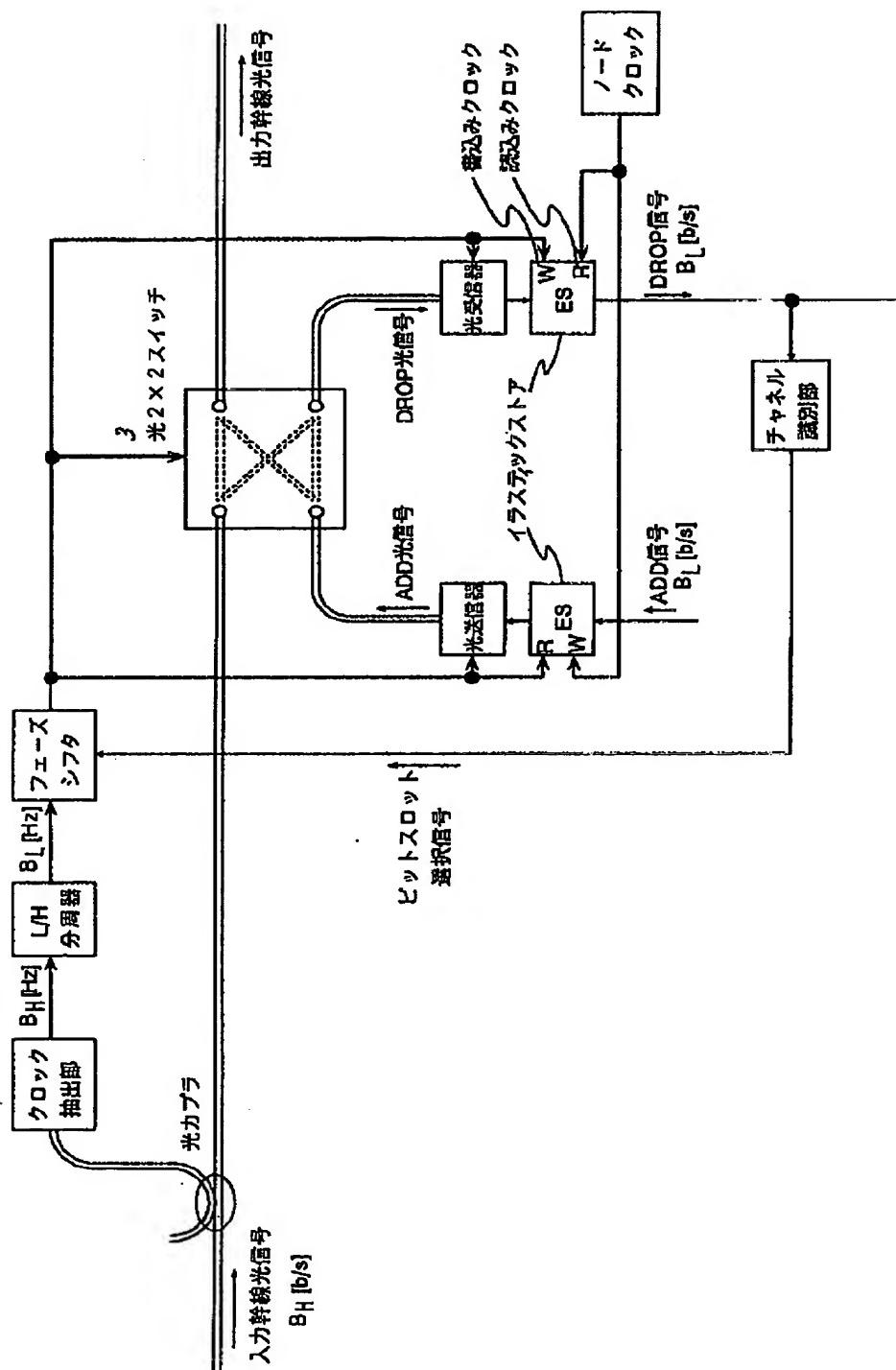
10

10

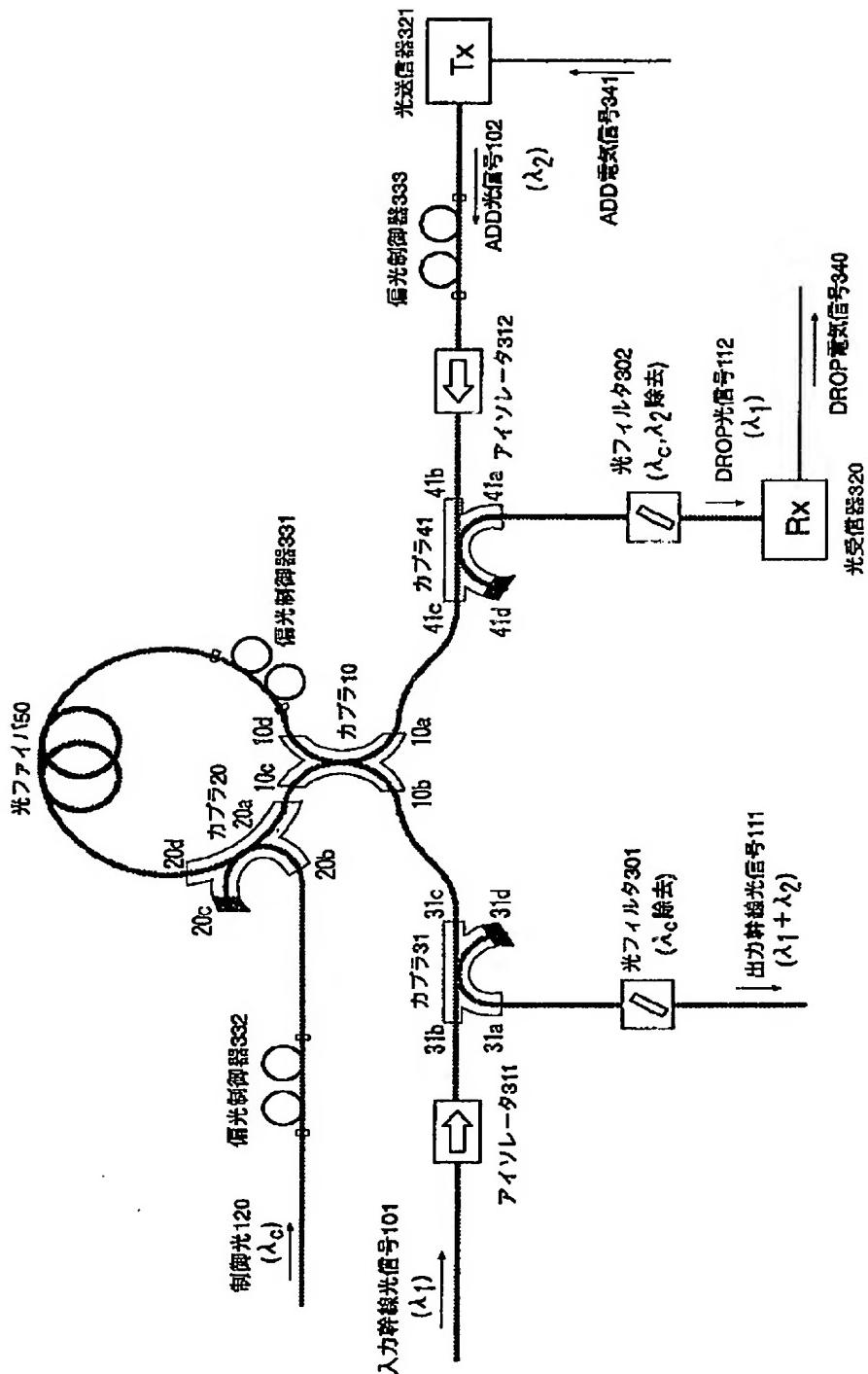
10

10

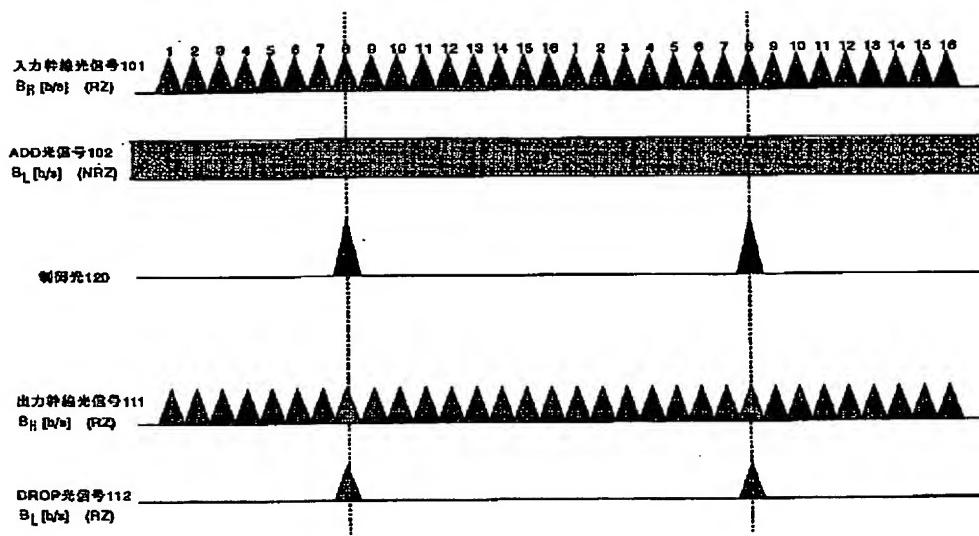
【図2】



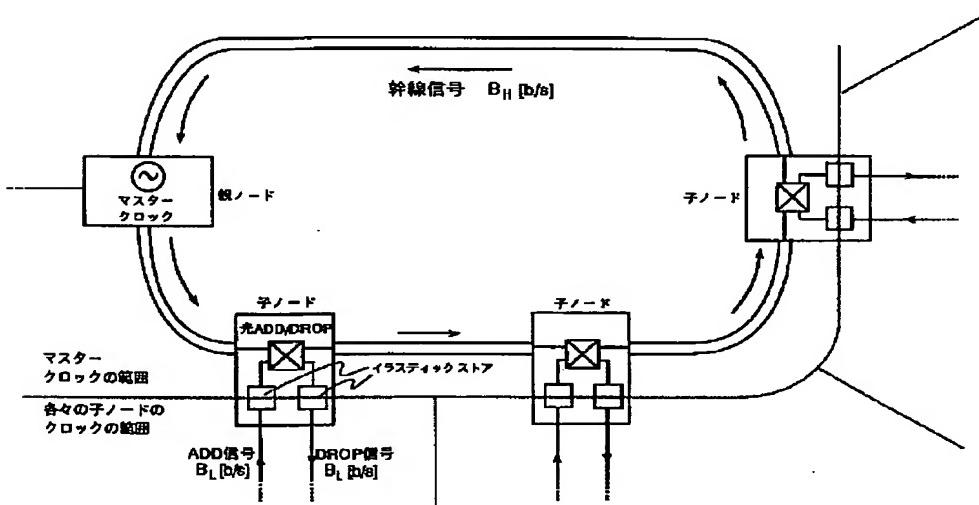
【図3】



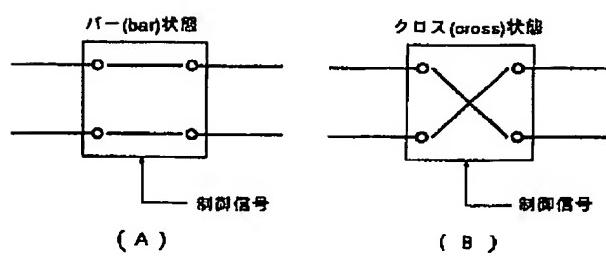
【図5】



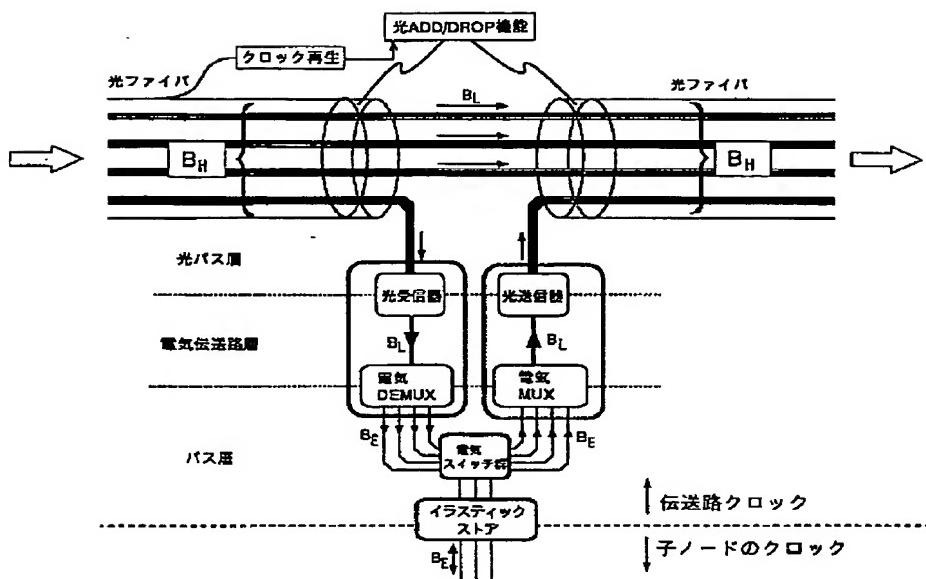
【図7】



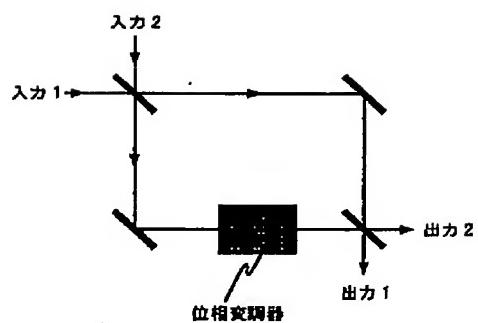
【図9】



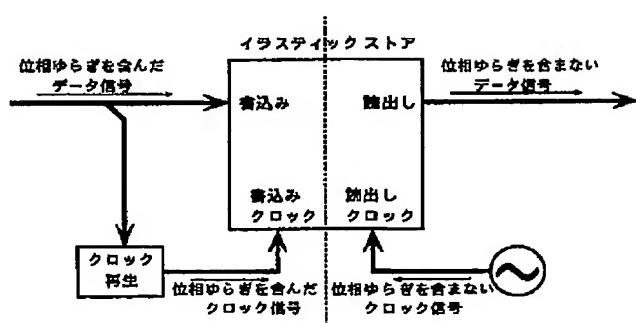
【図 8】



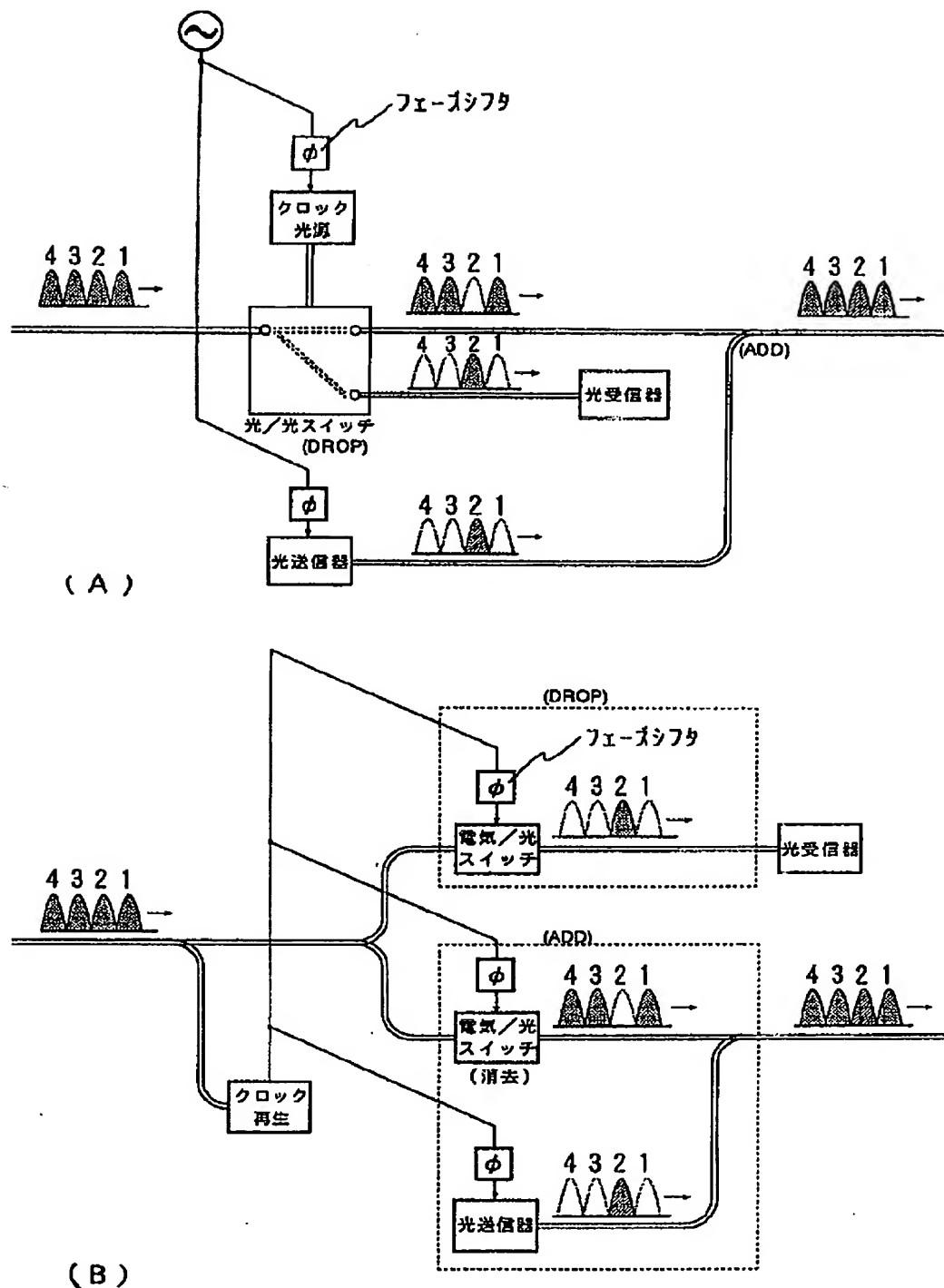
【図 10】



【図 12】



【図11】



THIS PAGE BLANK (USPTO)

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)